

# ЦИФРОВЫЕ ИЗОЛЯТОРЫ

**Четырехканальная микросборка изолятора логических сигналов с четырьмя односторонними каналами**

**2637AX064**

**АЕНВ.431230.786ТУ (проект)**

## Описание

Новое семейство микросхем изолятора логических сигналов выполнено по КМОП технологии с применением технологии высоковольтных изолирующих конденсаторов. Использованная технология кодирования и декодирования сигналов обеспечивает однозначное соответствие выходных уровней сигналов входным при сбоях питания.

Микросхема обеспечивает скоростную передачу сигналов до 5 Мбит/с в сочетании с низким потреблением 5 мА на канал и напряжением изоляции 1000 В rms.

Дифференциальная структура сигнальных цепей обеспечивает высокую устойчивость к синфазным помехам по цепям изоляции — до 10 кВ/мкс.

## Особенности

- скорость передачи данных 0...5 Мбит/с;
- напряжение питания 4,5...5,5 В;
- напряжение изоляции до 1000 В rms;
- критическая скорость изменения напряжения изоляции 10 кВ/мкс;
- диапазон рабочих температур от минус 60 до 125°C;
- планарный металлокерамический 16-выводной корпус типа 402.16-41.02;
- 4 изолированных канала в корпусе;
- стойкость к СВФ 2Ус, 60 МэВ, 100 крад.

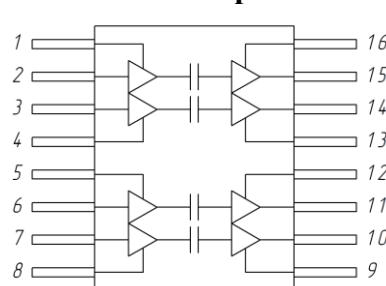
## Применение

- скоростной изолированный интерфейс;
- бортовая автоматика;
- импульсные источники питания;
- системы связи;
- замена оптопар;
- замена Analog Devices, TI, Silicon Labs.

## Предельно допустимые значения параметров

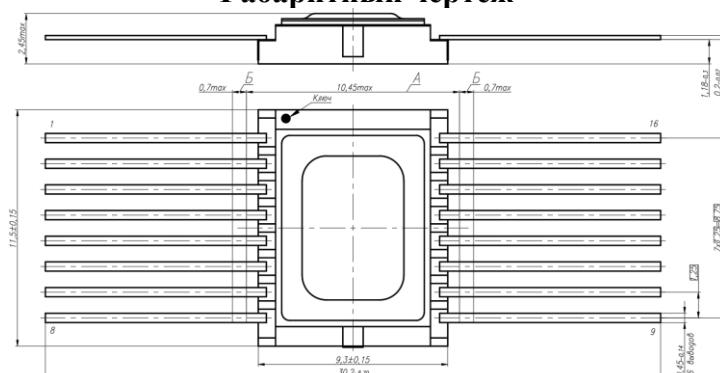
Наименование параметра, единица измерения	Буквенное обозначение	Предельно-допустимая норма при эксплуатации		Предельный электрический режим	
		не менее	не более	не менее	не более
Напряжение питания, В	U <sub>п</sub>	4,5	5,5	-0,5	6,0
Выходной ток, мА	I <sub>вых</sub>	-4,0	4,0	-5,0	5,0
Входное напряжение высокого уровня, В	U <sub>вх.в</sub>	4,0	U <sub>п</sub>	-0,5	U <sub>п</sub> + 0,5
Входное напряжение низкого уровня, В	U <sub>вх.н</sub>	0	0,4		

## Схема расположения выводов



Номер выводной площадки	Наименование
1	U <sub>п</sub>
2	Вход 1
3	Вход 2
4	Общий 1
5	U <sub>п</sub>
6	Вход 3
7	Вход 4
8	Общий 1
9	Общий 2
10	Выход 4
11	Выход 3
12	U <sub>п</sub>
13	Общий 2
14	Выход 2
15	Выход 1
16	U <sub>п</sub>

## Габаритный чертеж



1. Нумерация выводов показана условно.  
2. А – ширина зоны, которой блокируется ширина микросхемы и часть выводов, не пригодную для монтажа.  
3. Б – длина вывода, в пределах которой производится контроль позиционных групп плоскостей симметрии выводов.  
4. Ключ представляет собой непрерывную линию в виде крюка, цвет нетки не регламентируется.

## Основные электрические параметры при T<sub>окр.среды</sub> от минус 60 до 125 °C

Наименование параметра, единица измерения	Буквенное обозначение	Норма, не более	Режим измерения
Выходное напряжение высокого уровня, В	U <sub>вых.в</sub>	≥ U <sub>п</sub> - 0,4	I <sub>вых</sub> = -4 мА
Выходное напряжение низкого уровня, В	U <sub>вых.н</sub>	0,4	I <sub>вых</sub> = 4 мА
Ток утечки на входе, мкА	I <sub>ут.вх</sub>	-10,0÷10,0	
Ток потребления, мА	I <sub>пот</sub>	20,0	F = 0 МГц
Время задержки распространения сигнала при включении, нс	t <sub>зд.р.вкл</sub>	500,0	C <sub>н</sub> = 15 пФ, Q = 2
Время задержки распространения сигнала при выключении, нс	t <sub>зд.р.выкл</sub>	500,0	C <sub>н</sub> = 15 пФ, Q = 2
Напряжение изоляции, В	U <sub>из</sub>	≥ 1000,0	F = 50 Гц, t = 5 с, T <sub>окр</sub> = 25 °C
Критическая скорость изменения напряжения изоляции, кВ/мкс	$\left[ \frac{dU}{dt} \right]_{\text{кр}}$	≥ 10,0	U <sub>имп</sub> = 1000 В, T <sub>окр</sub> = 25 °C